

研究室名	棚本哲史研究室 学会発表
------	--------------

【発表者について】アンダーラインは本学教員、研究員および技術職員、○は発表者、※は大学院生、卒研生または卒業生

発表時期	2021年3月23日
学会名	2022年第69回応用物理学会春季学術講演会
演題名	[23a-E307-5] CMOSを用いたスピン量子ビット読み出し単一電子回路シミュレーション
発表者	○棚本哲史、大野圭司
内容	スピン量子ビットの読み出しには一般的に単一電子素子が用いられる。我々は単一の単一電子素子の小さな出力を増幅する代わりに、参照単一電子素子を用意し、二つの単一電子素子の信号の差分を増幅するCMOS回路を提案し、SPICEを用いてシミュレーションした結果を報告する